



*Electronique Industrielle
et
Mécatronique*

Une réalisation ADronix:

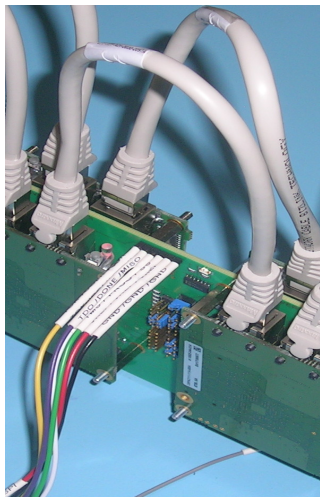
Banc de test pour cartes électroniques

Client:

Nom communiqué sur demande.

Contexte:

Le mandant fabrique des cartes d'interface pour bus de communication 100Mb. Ces cartes doivent être configurées: programmation d'un microcontrôleur et configuration d'une mémoire flash contenant le programme de la FPGA de la carte. Presque toutes les pins (128 pins) des connecteurs de la carte doivent être testées et le système est ensuite rôdé avec des cycles de test dans une chambre climatique permettant de lui faire subir des changements de la température ambiante tout en contrôlant en permanence son fonctionnement



Prestation d'ADronix:

- Etude du hardware du banc de test et de la carte à tester.
- Conception générale du processus de configuration et de test
- Ecriture complète de la description VHDL des circuits programmables du banc de test (10 FPGA)
- Ecriture du software de pilotage tournant sur PC en C comprenant:
 - Pilotage général du processus
 - Interfaçage avec différents outils de programmation
 - Interfaçage avec les DLL de communication du client
 - Ecriture des rapports de test selon les spécifications du client
- Participation aux tests de validation du système
- Ecriture d'une documentation succincte sur l'utilisation de l'outil

Résultats:

Le système est utilisé par notre client pour la configuration, le test final et le test en température de ses cartes en fin de ligne de production.

ADronix Sàrl

Rue Louis-de-Meuron 18, CH-2074 Marin-Epagnier, Switzerland

Tél.: +41 (0)32 753 18 97 Fax: +41(0)32 16 62

www.adronix.ch info@adronix.ch

Démarrer là où les autres s'arrêtent.